

UNIVERSIDADE DE LISBOA

Reitoria

Despacho n.º 6827/2024

Sumário: Aprova a alteração do mestrado em Engenharia Eletrotécnica e de Computadores (Universidade de Lisboa e Universidade de Xangai).

Alteração de Ciclo de Estudos

Mestrado em Engenharia Eletrotécnica e de Computadores (ULisboa e SHU)

Sob proposta dos órgãos legais e estatutariamente competentes do Instituto Superior Técnico, da Universidade de Lisboa, nos termos das disposições legais em vigor, nomeadamente o artigo 76.º do Regime Jurídico dos Graus e Diplomas do Ensino Superior (RJGDES), aprovado pelo Decreto-Lei n.º 74/2006, de 24 de março, e sucessivas alterações, republicado pelo Decreto-Lei n.º 65/2018, de 16 de agosto e alterado pelo Decreto-Lei n.º 27/2021, de 16 de abril, e a Deliberação n.º 2392/2013, de 26 de dezembro, da Agência de Avaliação e Acreditação do Ensino Superior (A3ES), foi aprovada pelo Despacho Reitoral n.º 67/2024, de 28 de março, de acordo com os Estatutos da Universidade de Lisboa, publicados pelo Despacho Normativo n.º 5-A/2013, de 19 de abril, e alterados pelo Despacho Normativo n.º 1-A/2016, de 1 de março, pelo Despacho Normativo n.º 14/2019, de 10 de maio e pelo Despacho Normativo n.º 8/2020, de 4 de agosto, a alteração do Mestrado em Engenharia Eletrotécnica e de Computadores (ULisboa e SHU), em regime de associação com a Universidade de Xangai.

O grau de Mestre em Engenharia Eletrotécnica e de Computadores (ULisboa e SHU) é atribuído de acordo com o previsto na alínea c) do n.º 1 do artigo 42.º do Regime Jurídico dos Graus e Diplomas do Ensino Superior.

Este ciclo de estudos foi criado pelo Despacho n.º 12326/2021, publicado no *Diário da República* n.º 249, 2.ª série, de 17 de dezembro de 2021 e registado pela Direção-Geral do Ensino Superior (DGES) com o n.º R/A-Cr 97/2020.

O ciclo de estudos foi acreditado pela A3ES com o processo n.º NCE/19/1900146 em 12 de junho de 2020 (2.º Ciclo Regular de Avaliação).

1.º

Alteração

As alterações consideradas necessárias ao adequado funcionamento do ciclo de estudos são as que constam na estrutura curricular e no plano de estudos em anexo ao presente despacho.

2.º

Entrada em vigor

Estas alterações aprovadas pela A3ES e registadas pela DGES com o n.º R/A-Cr 97/2020/AL01, em 15 de abril de 2024, entram em vigor no ano letivo de 2023/2024, aplicando-se a todos os alunos.

7 de maio de 2024. — O Vice-Reitor, João Peixoto.

ANEXO

1 — Estabelecimento de Ensino: Universidade de Lisboa.

1.1 — País estrangeiro autorizado: República Popular da China (*joint venture* entre a ULisboa — IST e a Universidade de Xangai).

2 – Unidade Orgânica: Instituto Superior Técnico.

3 – Grau ou diploma: Mestre.

4 – Ciclo de estudos: Engenharia Eletrotécnica e de Computadores (ULisboa e SHU).

5 – Número de créditos, segundo o sistema europeu de transferência de créditos, necessário à obtenção do grau ou diploma: 120 créditos ECTS.

6 – Duração normal do ciclo de estudos: 2 anos, 8 trimestres.

7 – Opções, ramos, áreas de especialização, especialidades ou outras formas de organização da estrutura curricular: Não aplicável.

8 – Estrutura curricular:

QUADRO N.º 1

Áreas científicas	Sigla	Créditos	
		Obrigatórios	Opcionais
Energia/Energy	Energ	30	12-18
Todas as áreas científicas de Engenharia Eletrotécnica e de Computadores/All scientific areas in EEC	Diss	30	0
Eletrónica/Electronics	Eletr	12	0-6
Sistemas, Decisão e Controlo/Systems, Decision and Control	SDC	18	0
Telecomunicações/Telecommunications	Tele	6	0
Engenharia e Gestão de Organizações/Engineering and Management of Organizations	EGO	6	0
Subtotal		102	18
Total		120	

9 – Observações:

Joint Venture entre a Universidade de Lisboa e a Universidade de Xangai, da República Popular da China.

O elenco das unidades curriculares opcionais é fixado anualmente pelo órgão legal e estatutariamente competente do Instituto Superior Técnico e da Universidade de Xangai. The list of optional curricular units is determined annually by the Legally and Statutorily competent Body of Instituto Superior Técnico and the University of Shanghai.

10 – Plano de estudos:

QUADRO N.º 2

Unidade curricular	Área científica	Ano curricular	Organização do ano curricular	Horas de trabalho										Créditos	Observações	
				Total	Contacto)											
					T	TP	PL	TC	S	E	OT	O	Horas totais de contacto			
Análise dos Sistemas de Energia Modernos/Modern Power System Analysis	Energ	1.º	1.º Trimestre	168	30	30								60	6	SHU
Arquiteturas Avançadas de Computadores/Advanced Computer Architectures	Eletr	1.º	1.º Trimestre	168	30	30								60	6	ULisboa
Empreendedorismo e Inovação/Entrepreneurship and Innovation	EGO	1.º	1.º Trimestre	168	30	30								60	6	SHU
Redes de Energia Elétrica Inteligentes/Smart Grids	Energ	1.º	2.º Trimestre	168	30	30								60	6	SHU
Tecnologia de Controlo Digital de Conversão de Energia/Digital Control Technology of Power Conversion and Electrical Drives	Energ	1.º	2.º Trimestre	168	30	30								60	6	SHU
Dispositivos Elétricos e Conversores de Potência Avançados/Advance Power Electric Devices and Power Converters	Energ	1.º	2.º Trimestre	168	30	30								60	6	SHU
Opção/Option	Energ/Eletr	1.º	3.º Trimestre	504	90	90								180	18	SHU/ULisboa
Estágio/Internship	Diss	1.º	4.º Trimestre	168							12			12	6	SHU
Otimização e Algoritmos/Optimization and Algorithms	SDC	2.º	1.º Trimestre	168	30	30								60	6	ULisboa
Sistemas de Telecomunicações/Telecommunications Systems	Tele	2.º	1.º Trimestre	168	30	30								60	6	ULisboa
Filtros Analógicos e Digitais/Analog and Digital Filters	Eletr	2.º	1.º Trimestre	168	30	30								60	6	ULisboa
Inteligência Artificial e Sistemas de Decisão/Artificial Intelligence and Decision Systems	SDC	2.º	2.º Trimestre	168	30	30								60	6	ULisboa
Conversão Eletrónica e Armazenamento de Energia/Electronic Power Conversion and Storage	Energ	2.º	2.º Trimestre	168	30	30								60	6	ULisboa
Processamento de Imagem e Visão/Image Processing and Vision	SDC	2.º	2.º Trimestre	168	30	30								60	6	ULisboa

Unidade curricular	Área científica	Ano curricular	Organização do ano curricular	Horas de trabalho										Créditos	Observações		
				Total	Contacto)											Horas totais de contacto	
					T	TP	PL	TC	S	E	OT	O					
Dissertação de Mestrado em Engenharia Eletrotécnica e de Computadores/Master Thesis in Electrical and Computer Engineering	Diss	2.º	3.º e 4.º Trimestre	672									32		32	24	ULisboa/SHU

Unidades curriculares opcionais
QUADRO N.º 3

Unidade curricular	Área científica	Ano curricular	Organização do ano curricular	Horas de trabalho										Créditos	Observações		
				Total	Contacto											Horas totais de contacto	
					T	TP	PL	TC	S	E	OT	O					
Tecnologia de Compatibilidade Eletromagnética e Aplicações/ Technology of Electromagnetic Compatibility and Application	Energ	1.º	3.º Trimestre	168	30	30									60	6	SHU a)
Microeletrónica/Microelectronics	Eletr	1.º	3.º Trimestre	168	30	30									60	6	ULisboa a)
Tópicos de Projeto em Máquinas Elétricas/Topics on Design of Electrical Machines	Energ	1.º	3.º Trimestre	168	30	30									60	6	SHU a)
Novos Conversores de Energia e Tecnologia Ligada à Rede/ New Energy Converter and Grid-Connected Technology	Energ	1.º	3.º Trimestre	168	50	30									80	6	SHU a)

a) Escolher 18 ECTS./Choose 18 credits.

317677322